

ВЫБОР МИКРОКОНТРОЛЛЕРА: 8- ИЛИ 32-РАЗРЯДНЫЙ?

А.Эйлэнд

Рост популярности 32-разрядных микроконтроллеров у разработчиков встраиваемых систем хорошо известен. Это связано с большими возможностями таких устройств: высокой производительностью, обширным набором периферийных модулей, удобным доступом к широкому кругу средств разработки и библиотек. Но, как показывают тенденции рынка микроконтроллеров (табл.1), растет популярность не только 32-разрядных устройств. По совокупному среднегодовому темпу роста им почти не уступают 8-разрядные микроконтроллеры: 6,4% против 6,9%. Очевидно, должны быть веские основания для использования 8-разрядных устройств вместо 32-разрядных. В статье предпринимается попытка проанализировать причины такого положения дел.

СУЩЕСТВЕННЫЕ РАЗЛИЧИЯ

Основные различия между 8- и 32-разрядными микроконтроллерами – в стоимости, производительности процессорного ядра, функциональных возможностях и энергопотреблении в статическом режиме. Начиная новый проект, разработчики должны тщательно оценить требования к микроконтроллеру в части мощности процессорного ядра, наличия интерфейсов и – для устройств с питанием от батарей – величины энергопотребления. Несомненно, у 32-разрядных микроконтроллеров более высокая производительность по сравнению с 8-разрядными, но инженеры сталкиваются с традиционной проблемой выбора между тем, что доступно на рынке и тем,

что действительно необходимо для их приложений. Целесообразно выбирать устройство, наиболее подходящее для приложения, и не задумываться о том, какое процессорное ядро – 8- или 32-разрядное – предпочтительнее.

Разумеется, такой выбор будет оказывать значительное влияние на себестоимость конечного изделия. Если сравнить стоимость 8- и 32-разрядных микроконтроллеров ведущих производителей со схожими объемом флеш-памяти, числом выводов и др., то окажется, что 8-разрядные устройства примерно на 20% дешевле. Но это только один из факторов, которые необходимо учитывать. Другой аспект – удобство разработки нового изделия.

УДОБСТВО РАЗРАБОТКИ

Поставщики микроконтроллеров стремятся добавить больше функций в свои 32-разрядные устройства, чем в 8-разрядные. Но в более сложном устройстве приходится иметь дело с большим количеством возможных настроек. И хотя некоторые 32-разрядные микроконтроллеры могут работать с ограниченным набором функций, аналогичным 8-разрядным устройствам, такой режим неприменим, если нужно использовать дополнительные возможности более мощных устройств. Например, типичный 32-разрядный микроконтроллер на базе ARM-процессора будет иметь независимые настройки синхросигналов для самого ядра, шин АНВ и АРВ. Все они могут функционировать на различных частотах.

С 8-разрядными микроконтроллерами ситуация проще. В них внутренние регистры, периферийные устройства и SRAM-память используют одну и ту же шину данных. Периферия и процессорное ядро, как правило, работают на одной частоте, поэтому разработчики могут не заботиться о задержках, возникающих при синхронизации передачи данных между различными частотными доменами.

ПРОИЗВОДИТЕЛЬНОСТЬ

Когда речь заходит о требуемой производительности микроконтроллера, инженер должен рассмотреть все случаи его использования. Реальность такова, что во многих приложениях для встраиваемых систем не нужна высокая производительность. Часто выполняется очень мало операций с данными, поэтому важно выбрать правильный баланс между необходимой для этого производительностью и другими требованиями – энергопотреблением и набором интерфейсов. Например, простая система с термостатом большую часть времени находится в спящем режиме. Время от времени

она пробуждается, измеряет температуру, а затем принимает решение о включении/выключении реле либо отправке команды центральному контроллеру. И после этого снова переходит в спящий режим. Вычислительные потребности такой системы малы, так же как и многих других приложений: пожарных датчиков, расходомеров и др.

ЭФФЕКТИВНОСТЬ АППАРАТНЫХ ФУНКЦИЙ

Многие современные микроконтроллеры включают аппаратные функции, которые помогают процессорному ядру работать максимально эффективно. В случае Atmel, как 8-разрядные AVR, так и 32-разрядные ARM-семейства оснащены так называемой периферийной системой событий (Peripheral Event System). Это набор аппаратных функций, которые позволяют периферийным устройствам взаимодействовать без вмешательства процессорного ядра. Таким образом периферийные модули могут посылать сигналы непосредственно другим модулям, гарантируя короткое и на 100% предсказуемое время отклика. При полном задействовании возможностей системы событий можно конфигурировать микросхему для выполнения комплексных операций при минимальном участии процессорного ядра, экономя как память программ, так и время вычислений.

При наступлении аппаратного события нужно передать управление соответствующей программе обработки прерываний (interrupt service routine, ISR). В такой ситуации скорость процессорного ядра – не единственный определяющий фактор. Вопрос и в том, как много времени, в терминах циклов, потребуется, чтобы отреагировать на прерывание, запустить ISR и вернуться в исходное состояние. 8-разрядные устройства во многих случаях требуют гораздо меньше циклов, чем 32-разрядные. Например, если сравнить процедуру

Таблица 1. Объем рынка микроконтроллеров, млн. долл. Источник: iSuppli

Устройства	2012	2013	2014	2015	2016	2017	CAGR*
Полупроводники в целом	325 367	339 666	361 612	385 052	395 974	413 602	4,9%
Микроконтроллеры (МК)	16 008	16 202	17 211	18 799	19 307	20 480	5,1%
4-разрядные МК	154	159	161	157	145	133	~2,8%
8-разрядные МК	6 057	6 565	6 936	7 532	7 768	8 259	6,4%
16-разрядные МК	4 021	3 611	3 765	4 060	4 053	4 019	0,0%
32-разрядные МК	5 776	5 868	6 349	7 050	7 341	8 069	6,9%

* CAGR (Compound Annual Growth Rate) – совокупный среднегодовой темп роста.

Таблица 2. Сравнение энергопотребления 8- и 32-разрядных микроконтроллеров в статическом и динамическом режимах

Микроконтроллер	Процессорное ядро	Флеш-память, Кбайт	Число выводов	Активный режим ¹ , мкА/МГц	Статический режим ² , температура 25°С, мкА	Статический режим ² , температура 85°С, мкА
Atmel SAM D20	32-разрядное ARM Cortex-M0+	16–256	32–64	140	2	85
Freescale Kinetis K20	32-разрядное ARM Cortex-M4	32–160	32–64	280	1,9	30
Atmel ATmegaX8PA	8-разрядное AVR	4–32	28–32	300	0,1	2
ST STM8S00X	8-разрядное STM8	8–64	20–48	230	4,5	17

¹ Процессорное ядро работает, выполняется программа из внутренней энергонезависимой памяти при напряжении 3 В и типичных условиях.

² Процессорное ядро выключено, микроконтроллер в спящем режиме, при этом данные в SRAM-памяти полностью сохраняются; напряжение 3 В.

Таблица 3. Среднее энергопотребление в различных режимах

	8-разрядное ядро AVR	32-разрядное ядро CM0+
Активный режим на частоте 10 МГц	1,2% × 3000 мкА	3,3% × 1400 мкА
Спящий режим	98,8% × 0,1 мкА	96,7% × 2,0 мкА
Среднее энергопотребление, мкА	36,1	48,1

получения одного байта через интерфейс SPI с помощью двух микроконтроллеров компании Atmel: 8-разрядного AVR и 32-разрядного на базе ядра ARM Cortex M0+, то оказывается, что в первом случае может быть достаточно 12 циклов, а во втором потребуется 33 цикла.

Требуемый объем памяти также различается у 8- и 32-разрядных устройств. Например, для выполнения одного и того же 8-разрядного приложения на 32-разрядном микроконтроллере нужно от полутора до трех раз больше SRAM, чем на 8-разрядном.

ЭНЕРГОПОТРЕБЛЕНИЕ

В статье о микроконтроллерах нельзя обойти вниманием их энергопотребление. Само по себе это может быть ключевым фактором при выборе между 8- или 32-разрядным устройством, особенно для приложений с батарейным питанием. Проиллюстрируем разницу в энергопотреблении различных микроконтроллеров как в статическом, так и в динамическом (активном) режимах (табл.2). Следует отметить, что энергопотребление сильно возрастает по мере увеличения

температуры, что часто не учитывают при проектировании потребительских устройств. А ведь мобильные телефоны и личные медиаплееры берут с собой повсюду и, как мы знаем по собственному опыту, температура летом внутри автомобиля может превышать 40°С.

Значительное влияние на увеличение потребляемой устройством энергии оказывает время, которое микроконтроллер проводит в активном режиме. Разумеется, соотношение между работой в активном и статическом режимах будет зависеть от требований приложения. Для приведенного выше примера с прерыванием при пропускной способности SPI-интерфейса 80 Кбайт/с 8-разрядное процессорное ядро будет находиться в активном режиме 1,2% времени, а 32-разрядное – 3,3%, что, соответственно, скажется на их энергопотреблении (табл.3).

Таким образом, не всегда мощные микроконтроллеры являются оптимальным выбором. Есть ряд 8-разрядных устройств, которые удовлетворяют потребностям многих задач, в том числе при реализации беспроводных решений в приложениях Интернета вещей. ●